

اسم المقرر: دارات منطقية (Logic Circuits) :

• Combinational – Circuits	• أولاً: المنطق التركيبي
☞ Boolean algebra	☞ جبر بول
☞ Logic gates	☞ البوابات المنطقية
☞ Identify Input Devices	☞ جداول كارنو
☞ Karnaugh map	☞ تطبيقات على البوابات دارات متعددة المخارج
☞	☞
• Sequential – circuits	• ثانياً: المنطق التتابعي
☞ Flip-Flops	☞ الفلابات
☞ Registers	☞ المسجلات
☞ Counters	☞ العدادات
☞ Buffer-3state	☞ مكبر العزل ثلاثي الحالة
☞ Memory	☞ الذاكر وربطها (فكرة)